

เอกสารอ้างอิง



- [1] Nagel L.N., 'SPICE 2' : 'A Computer Program to Simulate Semiconductor Circuits' , U.C. Berkeley Memorandum No. ERL-M520 , May 1975
- [2] เอกชัย ลีลาธรรม , 'โปรแกรมช่วยวิเคราะห์และออกแบบวงจรไฟฟ้าเชิงเส้น' , วารสารวิศวกรรมศาสตร์ , มีนาคม 2528
- [3] เอกชัย ลีลาธรรม และ ปฏิวัติ กมลเพชร , 'การใช้ไมโครคอมพิวเตอร์คำนวณหาผลตอบสนองเชิงเวลาของวงจรเชิงเส้นทั่วไป' , โครงการวิจัยวิศวกรรมไฟฟ้า , จุฬาลงกรณ์มหาวิทยาลัย
- [4] Charles A Desoer & Ernest S Kuh , 'Basic Circuit Theory' , International Student Edition, Mc Grew-Hill, 1969
- [5] Ho C.W. et al, 'The Modified Nodal Approach to Network Analysis' , IEEE trans. on Circuits and Systems, Vol CAS-22 , page 504-509, June 1975
- [6] Samuel D. Conte and Carl de Boor, 'Elementary Numerical Analysis: An Algorithmic Approach' , International Student Edition, Mc Grew-Hill, 1980
- [7] Chua, L.O. and P.M. Lin, 'Computer Aided Analysis of Electronic Circuits: An Algorithms and Computation Techniques' , Prentice Hall, Inc; 1975
- [8] Hille, 'E. Analysis' , Vols 1 and 2 , Lexington Mass, : Xerox Colledge Publishing, 1966
- [9] George B. Rutkoski , 'Handbook of Intergrated-Circuit Operational Amplifiers' , Prentice Hall, Inc, 1975
- [10] บัณฑิต ไรจน์อารยานนท์, 'การออกแบบและสร้างชุดสายอากาศรับโทรทัศน์แบบกำจัดภาพซ้อน' , การประชุมวิชาการทางวิศวกรรมไฟฟ้า 8 สถาบันอุดมศึกษา ครั้งที่ 8, หน้า 2.63-2.83, เล่มที่ 1, สถาบันเทคโนโลยีพระจอมเกล้าพระนครเหนือ

ประวัติผู้เขียน

นาย ธเนศ สุวงศ์ เกิดเมื่อ 16 กันยายน พ.ศ. 2504 ที่อำเภอพญาไท
กรุงเทพฯ. สำเร็จการศึกษาชั้นปริญญาตรีจาก มหาวิทยาลัยเกษตรศาสตร์ คณะวิศวกรรม
ศาสตร์ ภาควิชาวิศวกรรมไฟฟ้า เมื่อปีการศึกษา 2526 ปัจจุบันทำงานอยู่ที่ บริษัท
การบินไทย จำกัด ตำแหน่งวางแผนการซ่อมบำรุงอากาศยานชั้นโรงงาน



ศูนย์วิทยทรัพยากร
จุฬาลงกรณ์มหาวิทยาลัย