



บทที่ 3

การออกแบบด้วยแนวคิดเชิงวัตถุ ในการออกแบบวงจรกระเชิงลำดับ

เนื้อหาในบทนี้เกี่ยวข้องกับการออกแบบแบบแนวคิดเชิงวัตถุ สำหรับการออกแบบวงจร
วงจรกระเชิงลำดับ เพื่อช่วยลดความซับซ้อน เวลา ช่วยตรวจสอบความถูกต้องในขั้นตอนการ
ออกแบบฮาร์ดแวร์ และเพื่อช่วยผู้ออกแบบวงจรให้สามารถนำวงจรในรูปแบบของไลบรารีกลับมา
ใช้ในออกแบบวงจร ซึ่งเป็นการนำแนวคิดที่มีความสำคัญของแนวคิดเชิงวัตถุมาใช้ วิทยานิพนธ์นี้
จะนำแนวคิดเชิงวัตถุ มาใช้ในการออกแบบวงจรกระเชิงลำดับในระดับเกตและฟลิปฟลอป
ขอบเขตของวิทยานิพนธ์นี้ สามารถสนับสนุนการออกแบบแบบแนวคิดเชิงวัตถุสำหรับเกตจำนวน
8 ชนิด คือ ตัวผกผัน แอนด์ ออร์ ออร์เฉพาะ ออร์ไม่เฉพาะ แนนด์ นอร์ และ บัฟเฟอร์ และฟลิป
ฟลอป 3 ชนิด คือ ดีฟลิปฟลอป เจเคฟลิปฟลอป และทีฟลิปฟลอป โดยพื้นฐานของแนวคิดเชิงวัตถุ
ที่นำมาใช้ได้แก่ (1) แนวคิดการห่อหุ้ม (2) แนวคิดการถ่ายทอด และ (3) แนวคิดการนำกลับมาใช้

แนวคิดการห่อหุ้ม

คือ การนำเอาข้อมูลมาผูกรวมไว้กับการกระทำที่เกี่ยวข้องกับข้อมูลให้เป็น โครงสร้างหนึ่ง
หน่วย คือ คลาสและวัตถุ อุปกรณ์ต่างๆ ที่ใช้พิจารณาในวิทยานิพนธ์นี้ในการออกแบบวงจรกระ
เชิงลำดับซึ่งได้แก่ เกตพื้นฐานจำนวน 8 ชนิด และฟลิปฟลอป 3 ชนิด เมื่อนำไปใช้ในการออกแบบ
วงจรกระเชิงลำดับ จะสามารถออกแบบให้คลาสของอุปกรณ์ได้ โดยให้คลาสเบื้องต้นคือคลาส
เกต ซึ่งจะประกอบไปด้วยข้อมูลเบื้องต้นคืออุปกรณ์เกต และประกอบไปด้วยพฤติกรรมเบื้องต้น
คือให้ชื่อของอุปกรณ์ ดังแสดงในรูปที่ 3.1



แนวคิดการถ่ายทอด

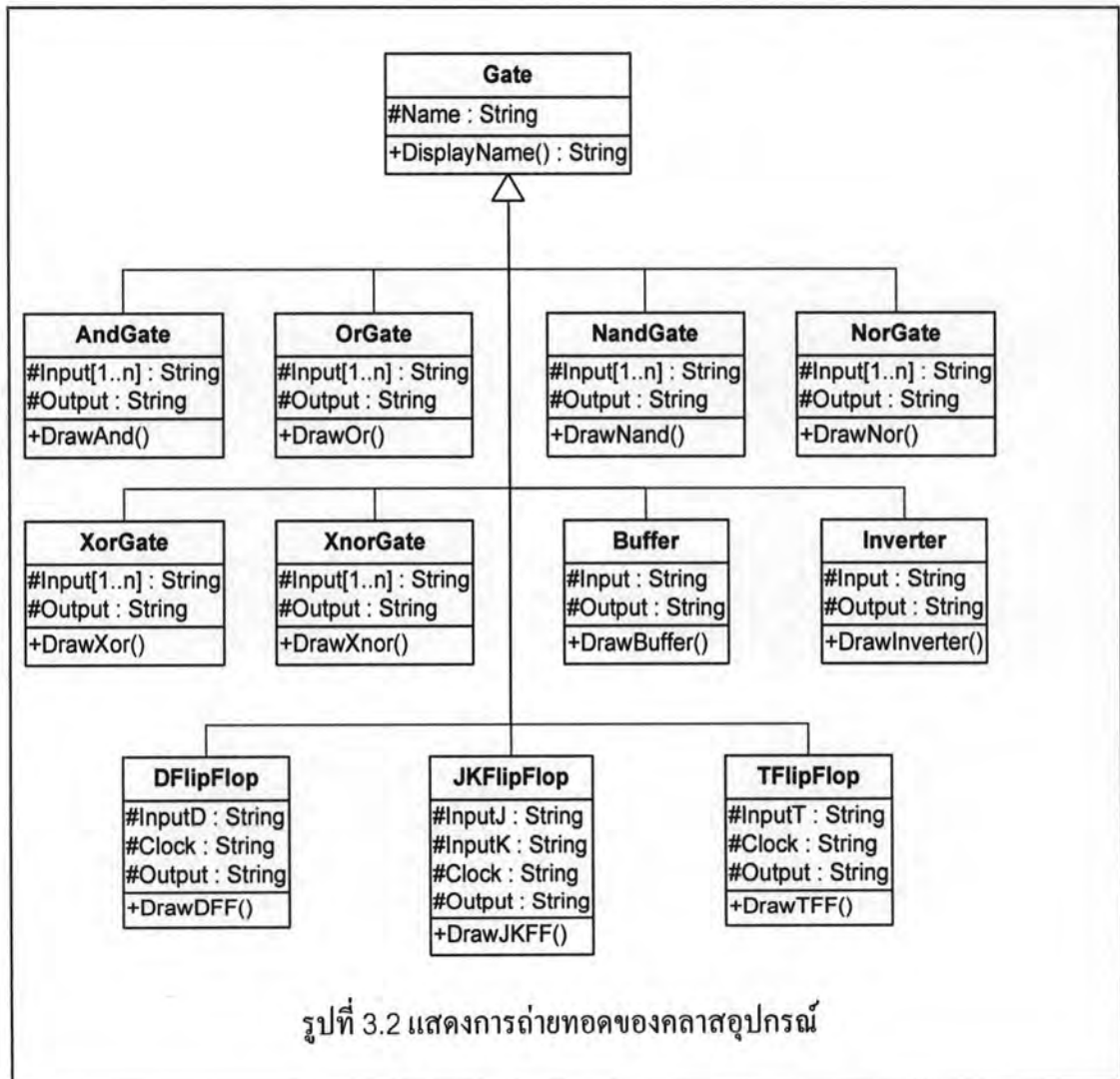
คือ การที่ข้อมูลและพฤติกรรมทั้งหมดที่มีอยู่ในคลาสพ่อ ได้ถ่ายทอดไปยังคลาสลูก จาก
คลาสเกตในการออกแบบวงจรกระเชิงลำดับดังกล่าว ซึ่งจะครอบคลุมอุปกรณ์ เกตทั้งหมด 8

ชนิด และฟลิปฟลอป 3 ชนิด จะสามารถทำการถ่ายทอดไปยังคลาสย่อยได้แก่เกททั้งหมด 8 ชนิด และฟลิปฟลอปทั้งหมด 3 ชนิด ดังนี้

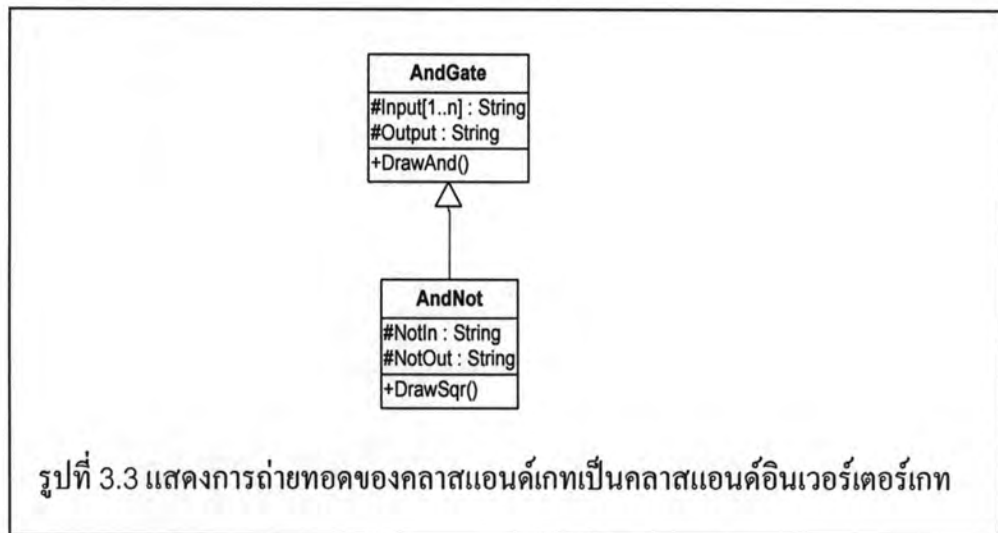
1. คลาสแอนด์เกท ซึ่งจะมีข้อมูลเพิ่มเติมคือ มีสัญญาณเอาต์พุต 1 สัญญาณ และมีสัญญาณอินพุตได้ตั้งแต่ 2 สัญญาณขึ้นไป และมีพฤติกรรมเพิ่มเติมคือวาครูปแอนด์เกท
2. คลาสออร์เกท ซึ่งจะมีข้อมูลเพิ่มเติมคือ มีสัญญาณเอาต์พุต 1 สัญญาณ และมีสัญญาณอินพุตได้ตั้งแต่ 2 สัญญาณขึ้นไป และมีพฤติกรรมเพิ่มเติมคือวาครูปออร์เกท
3. คลาสแอนด์เกท ซึ่งจะมีข้อมูลเพิ่มเติมคือ มีสัญญาณเอาต์พุต 1 สัญญาณ และมีสัญญาณอินพุตได้ตั้งแต่ 2 สัญญาณขึ้นไป และมีพฤติกรรมเพิ่มเติมคือวาครูปแอนด์เกท
4. คลาสนอร์เกท ซึ่งจะมีข้อมูลเพิ่มเติมคือ มีสัญญาณเอาต์พุต 1 สัญญาณ และมีสัญญาณอินพุตได้ตั้งแต่ 2 สัญญาณขึ้นไป และมีพฤติกรรมเพิ่มเติมคือวาครูปนอร์เกท
5. คลาสออร์เฉพาะเกท ซึ่งจะมีข้อมูลเพิ่มเติมคือ มีสัญญาณเอาต์พุต 1 สัญญาณ และมีสัญญาณอินพุตได้ตั้งแต่ 2 สัญญาณขึ้นไป และมีพฤติกรรมเพิ่มเติมคือวาครูปออร์เฉพาะเกท
6. คลาสออร์ไม่เฉพาะเกท ซึ่งจะมีข้อมูลเพิ่มเติมคือ มีสัญญาณเอาต์พุต 1 สัญญาณ และมีสัญญาณอินพุตได้ตั้งแต่ 2 สัญญาณขึ้นไป และมีพฤติกรรมเพิ่มเติมคือวาครูปออร์ไม่เฉพาะเกท
7. คลาสอินเวอร์เตอร์เกท ซึ่งจะมีข้อมูลเพิ่มเติมคือ มีสัญญาณเอาต์พุต 1 สัญญาณ และมีสัญญาณอินพุต 1 สัญญาณ และมีพฤติกรรมเพิ่มเติมคือวาครูปอินเวอร์เตอร์เกท
8. คลาสบัฟเฟอร์เกท ซึ่งจะมีข้อมูลเพิ่มเติมคือ มีสัญญาณเอาต์พุต 1 สัญญาณ และมีสัญญาณอินพุต 1 สัญญาณ และมีพฤติกรรมเพิ่มเติมคือวาครูปบัฟเฟอร์เกท
9. คลาสคิฟลิปฟลอป ซึ่งจะมีข้อมูลเพิ่มเติมคือ มีสัญญาณเอาต์พุต 1 สัญญาณ มีสัญญาณนาฬิกาเป็นสัญญาณอินพุต 1 สัญญาณ และมีสัญญาณอินพุตคืออีก 1 สัญญาณ และมีพฤติกรรมเพิ่มเติมคือวาครูปคิฟลิปฟลอป
10. คลาสเจเคฟลิปฟลอป ซึ่งจะมีข้อมูลเพิ่มเติมคือ มีสัญญาณเอาต์พุต 1 สัญญาณ มีสัญญาณนาฬิกาเป็นสัญญาณอินพุต 1 สัญญาณ และมีสัญญาณอินพุตเจ และเค อีกอย่างละ 1 สัญญาณ และมีพฤติกรรมเพิ่มเติมคือวาครูปเจเคฟลิปฟลอป

11. คลาสที่ฟลิปฟลอป ซึ่งจะมีข้อมูลเพิ่มเติมคือ มีสัญญาณเอาต์พุต 1 สัญญาณ มีสัญญาณนาฬิกาเป็นสัญญาณอินพุต 1 สัญญาณ และมีสัญญาณอินพุตที่อีก 1 สัญญาณ และมีพฤติกรรมเพิ่มเติมคือวาดรูปที่ฟลิปฟลอป

โดยคลาสทั้ง 11 คลาส จะแสดงการได้รับการถ่ายทอดได้ดังในรูปที่ 3.2

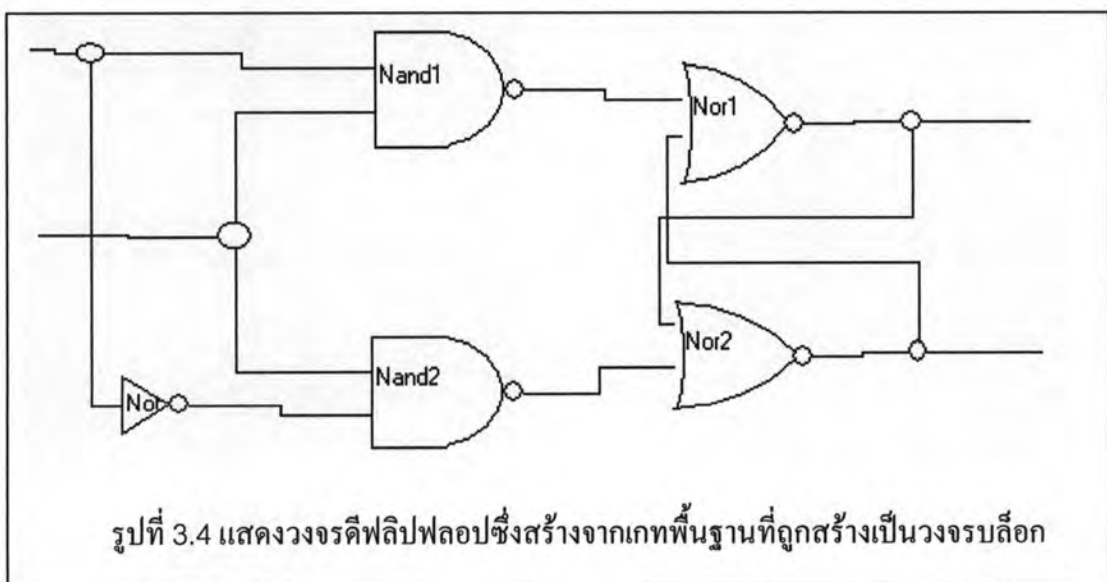


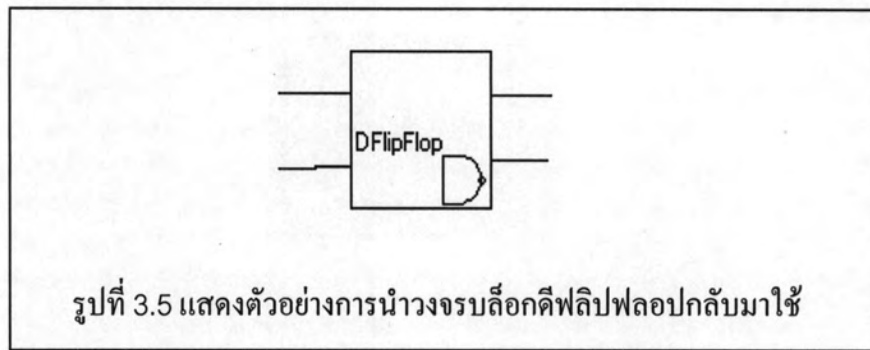
นอกจากคลาสเกตจะถ่ายทอดไปยังคลาสของเกตทั้ง 8 ชนิด และคลาสของฟลิปฟลอปทั้ง 3 ชนิดดังกล่าว คลาสเกตทั้ง 8 ชนิด และคลาสของฟลิปฟลอปทั้ง 3 ชนิด ยังสามารถถ่ายทอดต่อไปได้เป็นคลาสของวงจรไลบรารี ซึ่งจะมีลักษณะเฉพาะเพิ่มเติมจากคลาสที่ได้รับการถ่ายทอดมาคือมีสัญญาณอินพุตและสัญญาณเอาต์พุตเพิ่มเติมเป็นจำนวนขึ้นอยู่กับวงจรไลบรารีนั้นๆ และมีพฤติกรรมเพิ่มเติมคือวาดรูปวงจรไลบรารีเป็นรูปสี่เหลี่ยม ดังแสดงในรูปที่ 3.3 นอกจากนี้ คลาสไลบรารียังสามารถถ่ายทอดต่อไปยังคลาสไลบรารีอื่นๆ ได้อีก



แนวคิดการนำกลับมาใช้ใหม่

วิทยานิพนธ์นี้ ได้นำแนวคิดดังกล่าวมาประยุกต์ใช้กับการออกแบบวงจรระเชิงผสม โดยวงจรที่ถูกออกแบบขึ้นเพื่อที่จะนำกลับมาใช้จะถูกจัดเก็บในรูปแบบของไลบรารี คือ เมื่อผู้ออกแบบฮาร์ดแวร์ได้ออกแบบวงจรเพื่อที่จะนำกลับไปใช้สำเร็จ วงจรดังกล่าวจะถูกนำไปสังเคราะห์วงจร ถ้าการสังเคราะห์วงจรไม่พบข้อผิดพลาด วงจรดังกล่าวจะถูกนำไปสร้างเป็นวงจรบล็อก (Circuit Block) ซึ่งมีจำนวนบิตของอินพุตและเอาต์พุตคงที่ และถูกจัดเก็บในรูปแบบของไลบรารี เพื่อที่ผู้ออกแบบวงจรสามารถนำวงจรบล็อกกลับมาใช้ได้อีกตามความเหมาะสมของการออกแบบวงจรใดๆ โดยไม่ต้องเสียเวลาและแรงงานในการออกแบบวงจรบล็อกดังกล่าวอีกครั้งหนึ่ง ดังแสดงในรูปที่ 3.4 และ 3.5 นอกจากนี้ ยังสามารถนำวงจรที่ออกแบบไว้แล้วมาแก้ไขเปลี่ยนแปลงได้อีก





วงจรบล็อกที่เกิดขึ้น เกิดจากการประกอบกัน (Aggregation) ระหว่างคลาสเกทหรือฟลิปฟล็อปชนิดต่างๆ กันดังรูปที่ 3.6

