

## รายการอ้างอิง

1. K.S. Trivedi and M.D. Ercegovac, On-line algorithms for division and multiplication, IEEE Transactions on Computers. 26, 1977, pp. 681-687.
2. A. Avizienis, Signed-digit number representations for fast parallel arithmetic, IRE Transactions on Electronic Computers. 10, 1961, pp.398-400.
3. B. Parhami, Generalized Signed-digit Number Systems: A Unifying Framework for Redundant Number Representations, IEEE Transactions on Computers. 39, 1990, pp.89-98.
4. W. Penney, A "binary" system for complex numbers, JACM. 12, 1965, pp. 247-248.
5. D.E. Knuth, An imaginary number system, CACM. 3, 1960, pp. 245-247.
6. Ch. Frougny. On-line digit set conversion in real base, Theoretical Computer Science, 292, 2003, pp. 221-235.
7. Ch. Frougny and A.surarerks. On-line multiplication in real and complex base, 16<sup>th</sup> IEEE symposium on Computer Arithmetic, I.E.E.E. Computer Society Press, 2003, pp. 212-219.
8. Xilinx Incorporation.[Online],Available from:<http://www.xilinx.com>.,(203).
9. Model Technology.[Online],Available from:<http://model.com>.,(2003).
10. A. Guyot, Y. Herrerros, JM. Muller, Computer Arithmetic, 1989, Proceedings of 9th Symposium on, 1989, pp 107-111.



## ประวัติผู้เขียนวิทยานิพนธ์

นาย อติชาติ โพธิพันธ์เกิดวันที่ 6 ตุลาคม พ.ศ.2517 ที่จังหวัดกรุงเทพฯ สำเร็จ การศึกษาระดับปริญญาวิศวกรรมศาสตรบัณฑิต สาขาวิศวกรรมไฟฟ้า คณะวิศวกรรมศาสตร์ มหาวิทยาลัยศรีนครินทรวิโรฒ ในปีการศึกษา 2541 หลังจากนั้นได้เข้ามาศึกษาต่อในหลักสูตร วิทยาศาสตร์มหาบัณฑิต สาขาวิชาวิทยาศาสตร์คอมพิวเตอร์ ภาควิชาวิศวกรรมคอมพิวเตอร์ คณะวิศวกรรมศาสตร์ จุฬาลงกรณ์มหาวิทยาลัย ในปีการศึกษา 2545