

## บทที่ 5

### บทสรุปและข้อเสนอแนะ

#### ข้อสรุป

จากการที่ได้สร้างวงจรเรียงกระแสแบบวิธีสวิทช์ฮาร์โมนิกต่ำที่ไม่ต้องใช้วงจรไดโอดเรียงกระแสด้านเข้าและได้ทำการทดสอบ สรุปออกมาได้ดังนี้

วงจรเรียงกระแสแบบวิธีสวิทช์แปลงผันกำลังไฟฟ้กระแสตรงเป็นไฟฟ้ากระแสตรง โดยมีค่าตัวประกอบกำลังมากกว่า 0.98 ความเพี้ยนเชิงฮาร์โมนิกของกระแสด้านเข้าเท่ากับ 3.8% ค่าตัวประกอบค่ายอด (CF.) เท่ากับ 1.40 กำลังด้านเข้าเท่ากับ 260 W. กำลังด้านออกเท่ากับ 194 W. ประสิทธิภาพเท่ากับ 74.6 %

ข้อดีของวงจรนี้คือการที่ไม่ต้องใช้วงจรเรียงกระแสด้านเข้า และไม่ใช้วงจรสับเบอร์ในการระงับแรงดันค่ายอดแหลม อันเนื่องมาจากความเหนียวนำรั่วไหลของหม้อแปลงที่ใช้ในการแยกโคคดังจะเห็นได้จากรูปคลื่นของแรงดันคร่อมสวิทช์ และกระแสด้านเข้าวงจรยังมีค่าฮาร์โมนิกต่ำ ค่าตัวประกอบกำลังสูงกว่า 0.98

ข้อเสียของวงจรนี้คือ การที่ต้องใช้หม้อแปลงในการแยกโคคที่มีขนาดใหญ่ เนื่องมาจากการที่มีกระแสความถี่ต่ำไหลผ่านหม้อแปลงที่ใช้ในการแยกโคค จึงทำให้กระแสทำแม่เหล็กไม่ตกลงเป็นศูนย์ที่ทุกๆคาบความถี่การสวิทช์ และการที่ต้องใช้พิกัดแรงดันและกระแสของสวิทช์ที่สูง การที่ต้องใช้พิกัดแรงดันของสวิทช์ที่สูงเนื่องจากแรงดันที่ตกคร่อมสวิทช์ในขณะที่หยุดนำกระแสมีค่าเท่ากับแรงดัน  $v_{C1} + v_{C2}$  แม้ว่าแรงดันที่ตกคร่อมตัวเก็บประจุทั้งสองจะมีค่าที่ต่างเฟสกัน 180 องศา ก็ตาม แต่แรงดันที่ตัวเก็บประจุมีค่าสูง ดังนั้นผลรวมของแรงดันทั้งสองก็ยังคงสูงอยู่ดี และถึงแม้ว่าเราสามารถลดแรงดันเฉลี่ยของตัวเก็บประจุได้โดยการเพิ่มอัตราส่วนการแปลงแรงดันของหม้อแปลง (N) จากสมการ

$$\langle v_{C1} \rangle = \frac{v_o}{N \cdot \langle D \rangle} = \langle v_{C2} \rangle$$

แต่เราไม่สามารถเพิ่มค่า N ให้สูงมากๆ ได้ เพราะว่าการประกอบไฟกระแสตรงของกระแสทำแม่เหล็กของหม้อแปลงจะมีค่าสูง ตามสมการ

$$\langle i_{Lm} \rangle = -N \cdot \langle i_o \rangle \cdot \langle D \rangle$$

ส่วนค่าพิกัดกระแสต้น ต้องใช้ค่าที่สูงเพราะว่ากระแสที่ไหลผ่านสวิตช์ขณะนำกระแสจะเท่ากับกระแสโหลดที่ย้ายมาทางขดปฐมภูมิของหม้อแปลง บวกกับกระแสทำแม่เหล็กของหม้อแปลง และบวกกับกระแสด้านเข้าของวงจร ซึ่งคล้ายๆกับวงจรชุด

ข้อเสียอีกข้อคือการใช้การควบคุมกระแสด้านเข้าแบบฮิสเตอร์เรซิส หากสวิตช์ที่ใช้มีค่าเวลาในการหยุดนำกระแส ( $t_{off}$ ) ที่นาน จะทำให้กระแสด้านเข้าของวงจรไม่เปลี่ยนทิศทางที่วงจรควบคุมสั่งให้สวิตช์หยุดนำกระแส เพราะสวิตช์ต้องใช้เวลาเท่ากับ  $t_{off}$  ก่อนที่จะหยุดนำกระแส ดังนั้นกระแสด้านเข้าจะพุ่งเกินแถบฮิสเตอร์เรซิสที่ตั้งไว้ ทำให้แถบฮิสเตอร์เรซิสของกระแสค่าจริงมีค่ามากกว่าที่ออกแบบไว้

#### ข้อเสนอแนะ

1. ควรที่จะมีการแก้ไขปัญหาเรื่องแถบฮิสเตอร์เรซิสของกระแสด้านเข้าของวงจรที่ผิดไปจากที่คำนวณไว้ เนื่องมาจากเวลาในการหยุดนำกระแสของสวิตช์ จึงควรที่จะมีการชดเชยค่าแถบฮิสเตอร์เรซิสของกระแสโดยการลดแถบฮิสเตอร์เรซิสให้ลดลง เพื่อไปชดเชยกับค่าเวลาในการหยุดนำกระแสของสวิตช์
2. ควรมีการพัฒนาแบบจำลองของสมการค่าเฉลี่ยเฉพาะที่ของวงจร เพื่อความสะดวกยิ่งขึ้นในการออกแบบหรือคำนวณค่าองค์ประกอบวงจร โดยลดขั้นตอนการใช้โปรแกรม MATLAB หรือใช้น้อยลง
3. ควรมีการทดสอบวงจรภาคควบคุม เพื่อการนำไปใช้เป็นแหล่งจ่ายไฟตรงต่อไป
4. ควรมีการศึกษาว่าวงจรเรียงกระแสแบบวิธีสวิตช์นี้จะมีประสิทธิภาพสูงขึ้นได้หรือไม่ เนื่องจากข้อได้เปรียบของวงจรที่ไม่ต้องใช้วงจรไดโอดเรียงกระแสด้านเข้า
5. ควรมีการศึกษาค้นคว้าของวงจรกรองด้านออกที่มีผลต่อการทำงานของวงจร ซึ่งอาจนำสมการของ tellegen มาใช้ประโยชน์