

## รายการอ้างอิง

1. เอกชัย ลีลาธรรม. การใช้ไมโครคอมพิวเตอร์คำนวณหาผลตอบสนองเชิงเวลาของวงจรเชิงเส้นทั่วไป, การประชุมวิชาการทางวิศวกรรมไฟฟ้าครั้งที่ 7 16 (2527): เล่ม 3 : คอมพิวเตอร์ ค-131 ถึง ค-141.
2. เมธี หวังคุณธรรม. ขั้นตอนวิธีในการลดเวลาสำหรับการจำลองทางเวลาของวงจรเชิงเส้นแบบท่อนใน "เล็ก". วิทยานิพนธ์ปริญญาโทมหาบัณฑิต ภาควิชาวิศวกรรมไฟฟ้า บัณฑิตวิทยาลัย จุฬาลงกรณ์มหาวิทยาลัย, 2539.
3. นพดล จิตต์จรัส. เทคนิคของเมทริกซ์มากเลขศูนย์สำหรับการจำลองวงจรไฟฟ้าในโปรแกรม "เล็ก". วิทยานิพนธ์ปริญญาโทมหาบัณฑิต ภาควิชาวิศวกรรมไฟฟ้า บัณฑิตวิทยาลัย จุฬาลงกรณ์มหาวิทยาลัย, 2543.
4. ชัยวิทย์ พุฒนิชย์. การนำแนวทางเชิงวัตต์มาพัฒนาโปรแกรมจำลองการทำงานวงจรไฟฟ้าบนไมโครซอฟต์แวร์โดวส์. วิทยานิพนธ์ปริญญาโทมหาบัณฑิต ภาควิชาวิศวกรรมไฟฟ้า บัณฑิตวิทยาลัย จุฬาลงกรณ์มหาวิทยาลัย, 2539.
5. ปราโมทย์ เดชะอำไพ. ระเบียบวิธีเชิงตัวเลขในงานวิศวกรรม. กรุงเทพฯ: สำนักพิมพ์แห่งจุฬาลงกรณ์มหาวิทยาลัย, 2544.
6. Erich Gamma, Richard Helm, Ralph Johnson, John Vlissides. Design Patterns Elements of Reusable Object-Oriented Software. Massachusetts: Addison-Wesley Publishing Company, 1995.
7. H. M. Deitel, P. J. Deitel. C++ How to Program (Third Edition). New Jersey: Prentice Hall, 2001.
8. Jan Ogrodzki. Circuit Simulation Methods and Algorithms. Florida: CRC Press, 1994.
9. Jiri Vlach, Kishore Singhal. Computer Methods for Circuit Analysis and Design. New York: Van Nostrand Reinhold Publishing, 1983.
10. Daniel Foty. MOSFET Modeling with SPICE. New Jersey: Prentice Hall, 1997.

## ประวัติผู้เขียนวิทยานิพนธ์

นายรุ่งฤทธิ์ เจริญสุภกุล เกิดวันที่ 18 มกราคม พ.ศ.2522 ที่จังหวัดกรุงเทพฯ สำเร็จการศึกษาปริญญาตรีวิศวกรรมศาสตรบัณฑิต สาขาวิศวกรรมไฟฟ้า จากคณะวิศวกรรมศาสตร์ จุฬาลงกรณ์มหาวิทยาลัยในปีการศึกษา 2543 เข้าศึกษาต่อในหลักสูตรวิศวกรรมศาสตรมหาบัณฑิตสาขาวิศวกรรมไฟฟ้า แขนงวิชาวิศวกรรมไฟฟ้าอิเล็กทรอนิกส์เชิงเลข ที่คณะวิศวกรรมศาสตร์ จุฬาลงกรณ์มหาวิทยาลัย ในปีการศึกษา 2543

ผู้เขียนเคยได้รับรางวัลรองชนะเลิศอันดับที่ 1 จากการแข่งขันพัฒนาโปรแกรมคอมพิวเตอร์แห่งประเทศไทยครั้งที่ 2 หรือ NSC 2000 ประเภทโปรแกรมเกมระดับนักเรียน นิสิต นักศึกษา ในปี พ.ศ. 2543, รางวัลรองชนะเลิศอันดับที่ 2 จากการแข่งขันการออกแบบวงจรรวมแห่งประเทศไทย ครั้งที่ 1 ประเภทวงจรรวมแอนะล็อก ในปีพ.ศ. 2543 และรางวัลชมเชยจากการแข่งขันการออกแบบวงจรรวมแห่งประเทศไทยครั้งที่ 2 ประเภทวงจรรวมดิจิทัล ในปีพ.ศ. 2544 จัดโดยศูนย์เทคโนโลยีอิเล็กทรอนิกส์และคอมพิวเตอร์แห่งชาติหรือเนคเทค

ศูนย์วิทยพัทยากร  
จุฬาลงกรณ์มหาวิทยาลัย