



## รายการอ้างอิง

ภาษาไทย

- โคทม อารียา . อิเล็กทรอนิกส์กำลัง. กรุงเทพมหานคร : เอกสาร  
ประกอบการเรียนวิชาอิเล็กทรอนิกส์กำลัง คณะวิศวกรรมศาสตร์  
จุฬาลงกรณ์มหาวิทยาลัย, 2537
- เจิดกุล โสภานิตย์ . แหล่งจ่ายไฟแบบต่อเนื่องชนิดเฟสเดียว ขนาด 3 กิโล  
วัตต์แอมแปร์. กรุงเทพมหานคร : วิทยานิพนธ์ ปริญญาโท  
จุฬาลงกรณ์มหาวิทยาลัย, 2532
- ประสิทธิ์ พิวภูมิเจริญ . วงจรแปลงผันสองทิศทางสำหรับยูพีเอส. กรุงเทพมหานคร  
: วิทยานิพนธ์ ปริญญาโท จุฬาลงกรณ์มหาวิทยาลัย, 2535
- เศกสิทธิ์ ศุภเมธาวร. วงจรแปลงผันกำลังไฟฟ้ากระแสสลับเป็นไฟฟ้ากระแสตรง.  
กรุงเทพมหานคร : คณะวิศวกรรมศาสตร์ จุฬาลงกรณ์มหาวิทยาลัย  
, 2533
- สมศักดิ์ สมบัติบริบูรณ์ . วงจรแปลงผันกำลังไฟฟ้ากระแสตรงเป็นไฟฟ้ากระแสตรง.  
กรุงเทพมหานคร : คณะวิศวกรรมศาสตร์ จุฬาลงกรณ์มหาวิทยาลัย  
, 2533
- พรชัย พัฒนากำจรกิจ . วงจรแปลงผันพลังงานไฟฟ้ากระแสตรงเป็นไฟฟ้ากระแสสลับ.  
กรุงเทพมหานคร : คณะวิศวกรรมศาสตร์ จุฬาลงกรณ์มหาวิทยาลัย  
, 2533
- วศิน คุณวาลี , เจิดกุล โสภานิตย์ , ยุทธนา กุลวิฑิต และ โคทม อารียา  
อินเวอร์เตอร์ที่มีการตอบสนองเร็ว. กรุงเทพมหานคร : การประชุมทาง  
วิชาการวิศวกรรมไฟฟ้า ครั้งที่ 10 จุฬาลงกรณ์มหาวิทยาลัย, 2530
- เอกชัย ลีลาวัณย์ . คู่มือการใช้ "เล็ก 6" ซอฟต์แวร์สำหรับการวิเคราะห์วงจร  
อิเล็กทรอนิกส์เชิงเส้นแบบก่อน. กรุงเทพมหานคร : คณะวิศวกรรมศาสตร์  
จุฬาลงกรณ์มหาวิทยาลัย, 2536

คณะวิศวกรรมศาสตร์ จุฬาลงกรณ์มหาวิทยาลัย . Uninterruptible Power Supply (UPS). กรุงเทพมหานคร : เอกสารประกอบการเรียนวิชา อิเล็กทรอนิกส์กำลัง คณะวิศวกรรมศาสตร์ จุฬาลงกรณ์มหาวิทยาลัย, 2530

ภาษาอังกฤษ

Ned Mohan ,Tore M.Unbeland and P. Robbins .Power Electronics Converters ,Applications and Design . New York : John Wiley & Sons ,1989

R.B. Ridley .Average Small Signal Analysis of the Boost Power Factor Correction Circuit. Virginia : 1989 VPEC Seminar Proceedings. Virginia Polytechnic Institute and State University ,1989

C. Zhou .Design and Analysis of a Hysteretic Boost Power Factor Correction Circuit. Virginia : M.S. Thesis Virginia Polytechnic Institute and State University ,1989

\_\_\_\_\_. , R.B. Ridley and F.C. Lee .Design and Analysis of a Hysteretic Boost Power Factor Correction Circuit.San Antonio : IEEE Power Electronics Specialists Conference,1990

\_\_\_\_\_. and M.M. Jovanovic .Design Trade-off in Continuous Current-Mode Controlled Boost Power-Factor-Correction Circuit. Delta Power Electronics Lab.,Inc. 1861 Pratt Drive Blacksburg, VA 24060, VPEC September 20-22,1992



ประวัติผู้เขียน

นาย กิตติศักดิ์ ดียา เกิดเมื่อวันที่ 14 ธันวาคม พ.ศ. 2510 ที่  
จังหวัดชัยภูมิ สำเร็จปริญญาตรีวิศวกรรมศาสตรบัณฑิต สาขาวิศวกรรมไฟฟ้า  
คณะวิศวกรรมศาสตร์ มหาวิทยาลัยขอนแก่น ในปีการศึกษา 2532 เข้าศึกษาต่อ  
ในหลักสูตรวิศวกรรมศาสตรมหาบัณฑิต เมื่อปีการศึกษา 2533