

ระบบการทำงานของเครื่องคอมพิวเตอร์นี้แอก 2200

คอมพิวเตอร์นี้แอก 2200/200 เป็นระบบคอมพิวเตอร์รุ่นปี 1965 สร้างขึ้นโดยบริษัทเอ็นอีซี ซึ่งซื้อลิขสิทธิ์จากบริษัท HONEYWELL สหรัฐอเมริกา สำหรับระบบที่ติดตั้ง ณ จุฬาลงกรณ์มหาวิทยาลัย ประกอบด้วย

1. N200 CPU ซึ่งมีหน่วยความจำ 24 กิโลคาร์แรคเตอร์ และเมื่อปี 1976 ได้ขยายเพิ่มเติมขึ้นเป็น 32 กิโลคาร์แรคเตอร์
2. N204 MAGNETIC TAPE 5 เครื่อง
3. N206 LINE PRINTER 1 เครื่อง
4. N223 CARD READER 1 เครื่อง
5. N224 CARD PUNCH 1 เครื่อง

ทางด้านโปรแกรมควบคุมใช้ MOD 1 TR ซึ่งใช้เทปเป็นตัวเก็บโปรแกรม มีตัวแปลภาษา (COMPILER) 3 ภาษา คือ

FORTRAN D COMPILER

COBOL D COMPILER

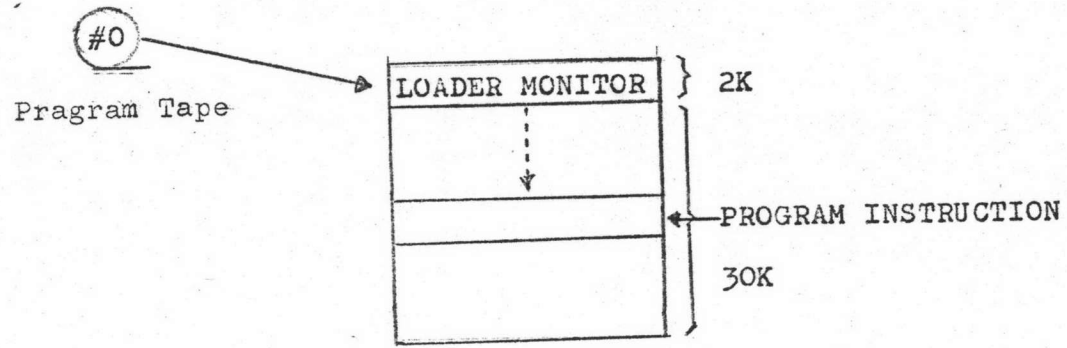
EASYCODER C & D ASSEMBLER

นอกจากนี้ยังมีโปรแกรมอำนวยความสะดวกอื่นอีก เช่น SORT เป็นต้น

ลักษณะการทำงานของนี้แอก 2200/200

ระบบจะแปลภาษาโปรแกรมที่เป็นภาษาทั่วไป (SOURCE PROGRAM) ให้เป็นภาษาเครื่อง (OBJECT PROGRAM) แล้วเก็บไว้ในเทปแม่เหล็ก เพื่อคอยการนำเข้าหน่วยความจำให้ CPU ทำงานตามโปรแกรมนั้นๆ

การนำโปรแกรมเข้าหน่วยความจำทำโดย โปรแกรมควบคุมระบบที่เรียกว่า โหลดเอร์มอนิเตอร์ ซึ่งทำงานเป็นแบบแอบซอลูทโหลดเอร์ (ABSOLUTE LOADER) กล่าวคือ ทำหน้าที่โหลดเอาภาษาเครื่องเข้าไปในหน่วยความจำในรูปแบบ และหน่วยความจำที่มีลักษณะเดียวกันกับภาษาเครื่อง โดยที่ตัวโหลดเอร์เองจะคงที่อยู่หน่วยความจำต่ำเสมอ (LOW ADDRESS)

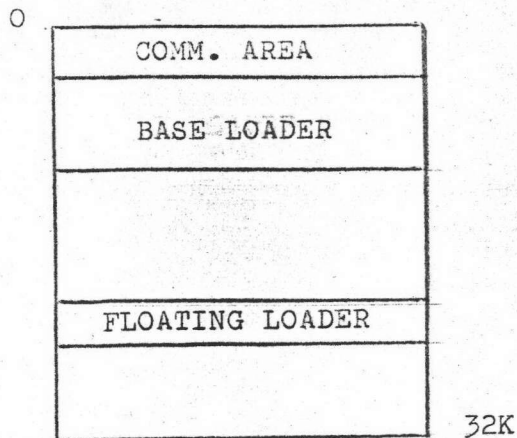


รูปที่ 2.1 แสดงการทำงานของโหลดเอร์ที่กำหนดตำแหน่งหน่วยความจำ

โหลดเอร์ตัวที่ใช้อยู่จะกินเนื้อที่ของหน่วยความจำ ประมาณ 2K หน่วยความจำที่เหลือจึงเป็นหน่วยความจำของ OBJECT PROGRAM (30K) ซึ่งการใช้งานจริงจะใส่มหกรรมที่ว่างเหลืออยู่ในหน่วยความจำซึ่งไม่ได้ใช้งานเลย

หลักการของโหลดเอร์มอนิเตอร์ที่ไม่กำหนดตำแหน่งหน่วยความจำ (FLOATING LOADER)

โหลดเอร์ตัวที่ใช้อยู่จะกินเนื้อที่ของหน่วยความจำประมาณ 2 K และส่วนของความจำที่เหลือจึงเป็นเนื้อที่ใช้งานของภาษาเครื่อง ซึ่งในการใช้งานจริงๆแล้วมีน้อยครั้งมากที่จะใช้หน่วยความจำที่เหลือถึง 30 K ซึ่งทิ้งไว้ว่างเปล่าโดยมิได้ใช้ประโยชน์ ผู้วิจัยจึงคิดว่า ถ้าเราสามารถเอางานสองงานเข้าไปเก็บไว้ในหน่วยความจำสองส่วน โดยใช้โหลดเอร์ที่ไม่กำหนดหน่วยความจำตายตัว แทนโหลดเอร์ที่กำหนดหน่วยความจำที่เริ่มตนตายตัวก็จะสามารถทำงานได้พร้อมกันไปได้ ดังรูปที่ 2.2



รูปที่ 2.2 แสดงการทำงานของโลกเคอร์ที่ไม่กำหนดตำแหน่งหน่วยความจำ

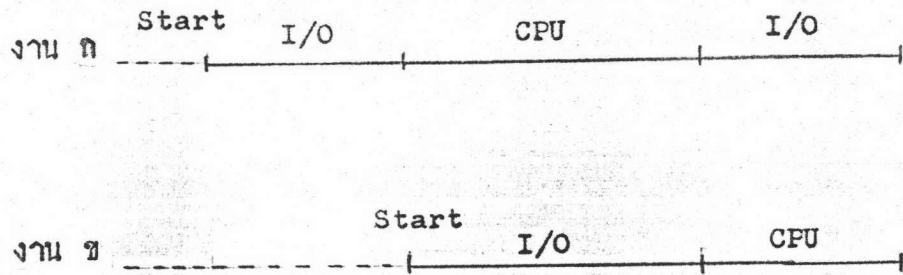
โลกเคอร์ชนิดนี้จะต้องทำงานควบคู่กันไปพร้อมกับอินเทอร์รัทคอนโทรล (INTERRUPT CONTROL) เพื่อให้ควบคุมการอินเทอร์รัท (INTERRUPT) ซึ่งเกิดขึ้นจากอินพุท หรือเอาพุท (INPUT/OUTPUT) ของโปรแกรมใดโปรแกรมหนึ่งเพื่อให้ CPU ไปทำงานให้กับอีกโปรแกรมหนึ่ง โดยไม่จำเป็นต้องคอยส่วนของอินพุทหรือเอาพุท จึงทำให้ CPU ใ้ได้อย่างมีประสิทธิภาพเพิ่มขึ้น

โดยหลักการแล้วงานที่เท่ากับคอมพิวเตอร์นั้น จะประกอบขึ้นจากการทำงานของ CPU กับ เพอริเฟอรัล (PERIPHERAL) หรือ I/O ซึ่งความเร็วของ CPU สูงกว่า I/O มาก เมื่อแยกงานออกเป็นสองพวกแล้วจะมีลักษณะดังนี้

CPU BOUND เป็นงานที่ใช้ CPU สูง

I/O BOUND เป็นงานที่ใช้ I/O สูง

เราสามารถแยกงานได้โดยดูจาก CPU UTILIZATION ของงานนั้นจริงๆ จะอย่างไรก็ตามที่เป็น CPU BOUND ก็จำเป็นที่จะต้องมีส่วนหนึ่งที่ทำ I/O OPERATION ซึ่งในช่วงนี้เราสามารถอินเทอร์รัท งานซึ่งกำลังทำอยู่ให้ไปทำงานอีกงานหนึ่งได้ ดังรูปที่ 2.3



รูปที่ 2.3 แสดงการทำงานของ CPU BOUND และ I/O BOUND

การอินเทอร์รัพท์นั้นสามารถกระทำได้ 2 ลักษณะคือ

1. อินเทอร์รัพท์จาก CPU BOUND ไปทำงาน I/O BOUND ก่อนจนเสร็จแล้วจึงกลับมาทำ CPU BOUND ต่อจากที่เหลือ โดยการควบคุมของ OPERATOR หรือโปรแกรมควบคุม
2. อินเทอร์รัพท์อัตโนมัติ โดยใช้ความสามารถพิเศษทาง HARDWARE ซึ่งทำให้มีประสิทธิภาพในการใช้ CPU ได้สูงมากขึ้นอีก

การอินเทอร์รัพท์เพื่อให้ CPU ทำงานสองงานในขณะเดียวกันนี้ พอสรุปได้ว่าเกิดจากสาเหตุดังนี้

อินเทอร์รัพท์จากการต้องการอินพุทหรือเอาพุท ซึ่งมีความเร็วของการถ่ายเทข้อมูลต่ำกว่า นั่นคือ CPU ต้องคอยข้อมูลจากภายนอกเมื่อได้รับข้อมูลแล้วจึงสามารถทำงานต่อไปได้

อินเทอร์รัพท์จากข้อผิดพลาดบางอย่าง ซึ่งทำให้ CPU ไม่สามารถทำงานต่อไปได้ จากการสั่งงานภายในโปรแกรมที่กำลังทำงานอยู่

ด้วยสาเหตุนี้โปรแกรมหรือข้อมูลทั้งสองงานหรือมากกว่าจึงจำเป็นต้องเก็บเอาไว้ในหน่วยความจำเพื่อพร้อมที่จะใช้งานได้ทันที จากการค้นคว้าทราบว่า การจัดระบบหน่วยความจำเพื่อให้มีงานมากกว่าหนึ่งงานอยู่ในขณะเดียวกัน ในปัจจุบันนี้มีดังนี้ คือ

1. การจัดหน่วยความจำแบบคอนทิวกิวอัส (Single Contiguous) ซึ่งเป็นแบบที่ใช้หน่วยความจำทั้งหมดสำหรับงานเดียว
2. การจัดหน่วยความจำแบบพาร์ทิชัน (Partitioned Memory) เป็นการแบ่งหน่วยความจำออกเป็นส่วนๆ ซึ่งมีขนาดคงที่
3. การจัดหน่วยความจำแบบรีโลเคชันพาร์ทิชัน (Relocation Partitioned) เป็นการแบ่งหน่วยความจำออกเป็นส่วนๆ แต่สามารถปรับขนาดได้ในขณะใช้งาน
4. การจัดหน่วยความจำแบบเพจ (Paged Memory) คือการแบ่งหน่วยความจำออกเป็นขนาดเล็กๆหลายๆอัน แต่เมื่อใช้งานจะนำมารวมกันให้พอกับความต้องการใช้
5. การจัดหน่วยความจำแบบคิมานเพจ (Demand-Paged Memory) เป็นแบบเดียวกับเพจ แต่การใช้จะใช้ทีละเพจหรือจำนวนเพจหนึ่ง เพื่อพอเพียงที่จะใช้งานเมื่อไม่พอใช้ก็จัดหาใหม่
6. การจัดหน่วยความจำแบบเซกเมนต์ (Segmented Memory) หลักการเดียวกับแบบเพจ แต่ขนาดที่ถูกแบ่งนั้นไม่คงที่ ขึ้นอยู่กับขนาดของโปรแกรมที่ต้องการใช้
7. การจัดหน่วยความจำแบบเซกเมนต์ร่วมกับคิมานเพจ (Segmented and Demand Paged Memory) เป็นการนำเอาแบบที่ 5 และ 6 มารวมกัน

จากลักษณะการจัดหน่วยความจำดังกล่าวข้างต้น แสดงให้เห็นว่าหน่วยความจำนั้นสามารถใช้ให้ได้ประโยชน์สูงขึ้นได้ ซึ่งแนวความคิดนี้ก็ถูกนำมาประยุกต์ใช้กับหน่วยความจำของบีแอส 2200 โค โดยอาศัยโลกเคอร์เนลที่ไมกำหนดตำแหน่งหน่วยความจำ